

DIODA LASEROWA A-63054TA2-APC

W diodach typu APC zastąpiono tradycyjny zewnętrzny sterownik elektronicznym układem scalonym typu ASIC. Dzięki małym rozmiarom zastosowanych układów scalonych udało się upakować obwód APC oraz chip laserowy w jednej tradycyjnej obudowie \varnothing 5,6 mm.

- **Długość fali - 635nm**
- **Moc wyjściowa - 5mW**
- **Obudowa - \varnothing 5,6mm**
- **Typ połączeń wewnętrznych – biegun ujemny zasilania połączony galwanicznie z obudową lasera**

- **Główne cechy:**

1. Wysoka temperatura pracy 50°C.
2. Wysoka niezawodność.
3. Niska cena i małe rozmiary.
4. Łatwa obsługa.
5. Wysoka stabilność mocy wyjściowej.

- **Zastosowania:**

1. Urządzenia medyczne.
2. Urządzenia pomiarowe.
3. Wskaźniki laserowe.

- **Maksymalne wartości parametrów:**

Parametr	Symbol	Wartość	Jednostka
Napięcie zasilania	V_{CC}	2,5-6,0	V
Moc wyjściowa	P_O	7,0	mW
Temperatura pracy	T_{opr}	-10 ÷ +50	°C
Temperatura magazynowania	T_{stg}	-40 ÷ +85	°C

- **Parametry elektryczne i optyczne ($T_c=25^\circ\text{C}$):**

Parametr	Symbol	Min.	Typ.	Max.	Jednostka	Warunki
Długość fali	λ	630	635	640	nm	$P_O=5\text{mW}$
Prąd pracy	I_{op}	-	32	45	mA	$P_O=5\text{mW}$, $V_{CC}=3\text{V}$
Rezystor dobierany	VR	5	9	15	K Ω	
Rozbieżność	θ	6x30	8x33	11x40	deg	$P_O=5\text{mW}$
Temperaturowa stabilność mocy (25 - 50°C)	ΔP_{OT}	-20	-10	0	%	$P_O=5\text{mW}$, $V_{CC}=3,0\text{V}$
Napięciowa stabilność mocy (6,0 – 3,5V)	ΔP_{OV}	-15	-10	0	%	$P_O=5\text{mW}$, Temp=25°C
Napięciowa stabilność mocy	ΔP_{OV}	-15	-10	0	%	$P_O=5\text{mW}$,

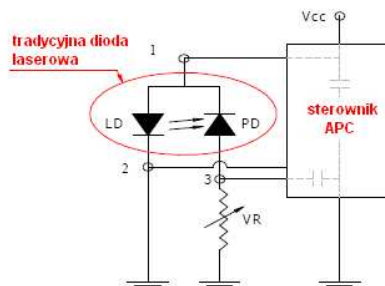
DIODA LASEROWA A-63054TA2-APC

(3,0 – 2,5V)			Temp=25°C
--------------	--	--	-----------

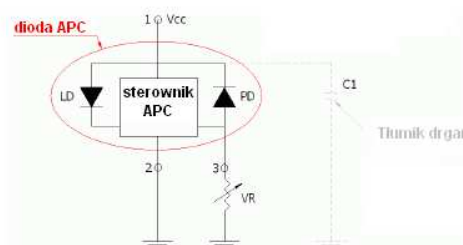
• Schemat blokowy:

1. W tradycyjnym układzie diody laserowej (LD - laser diode) potrzebna jest duża liczba elementów zewnętrznych, które zapewniają stałą optyczną moc wyjściową. Jednym z tych elementów jest rezystor dobierany (VR - variable resistor), używany w celu regulacji mocy wyjściowej do zadanej wartości.
2. Dioda laserowa A-65055GA2-APC zawiera prawie wszystkie elementy sterownika wewnątrz obudowy \varnothing 5,6 mm. Tylko jeden element umieszczony jest na zewnątrz - rezystor dobierany.
3. Umieszczony na rysunku obok kondensatorowy tłumik oscylacji (C1) zapewnia odpowiednią stabilizację mocy wyjściowej.

sterownik APC na zewnątrz obudowy diody:

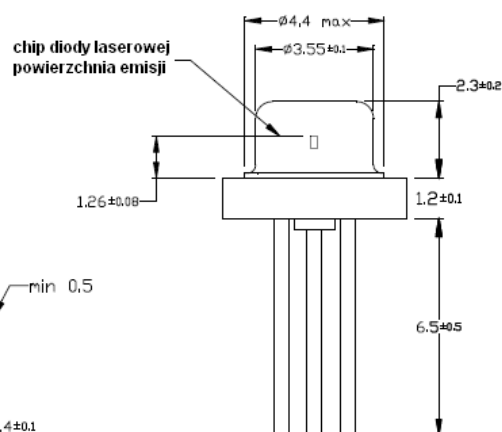
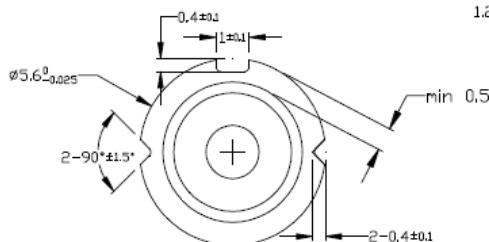
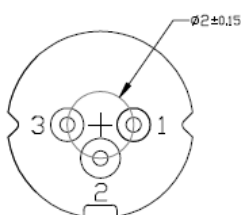


sterownik APC wewnątrz obudowy diody:



• Wymiary zewnętrzne i oznaczenia pinów:

1. Napięcie zasilania Vcc
2. Masa GND
3. Rezystor dobierany VR



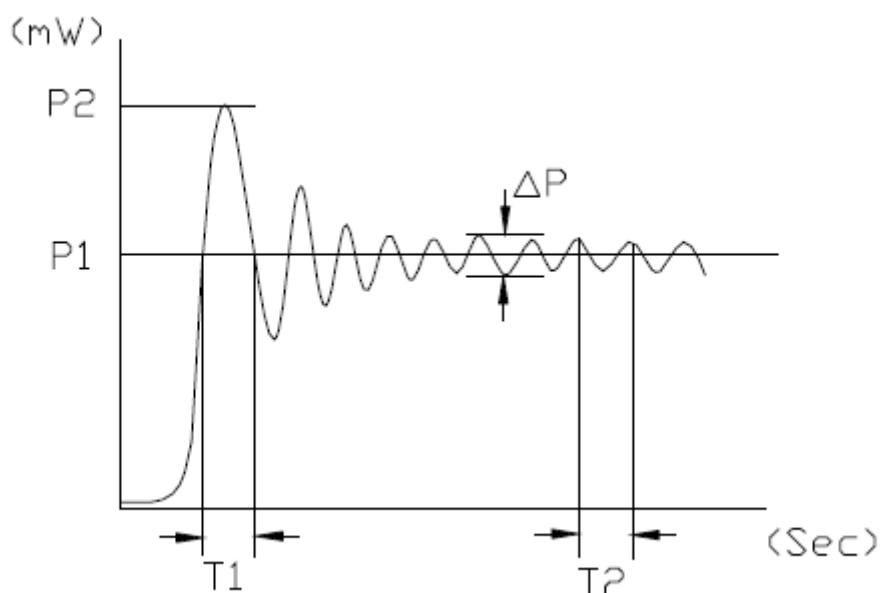
• Środki ostrożności:

- Przed załączeniem zasilania należy ustawić maksymalną wartość rezystora dobieranego, co spowoduje zminimalizowanie optycznej mocy wyjściowej. Operacja ta zabezpiecza diodę laserową przed uszkodzeniem.
- Nie przekraczać maksymalnych wartości parametrów. Praca przy parametrach wyższych niż maksymalne może spowodować uszkodzenie elementu.
- Zachować szczególną ostrożność - dioda laserowa jest czuła na ładunki elektrostatyczne i stany nieustalone napięcia, występujące przy załączaniu zasilacza.
- Aby uzyskać stabilne charakterystyki i wysoką niezawodność diody laserowej wymagane jest odpowiednie chłodzenie. Rekomendowane jest zastosowanie radiatora.
- Promieniowanie laserowe może powodować uszkodzenia wzroku. Nigdy nie należy patrzeć bezpośrednio

DIODA LASEROWA A-63054TA2-APC

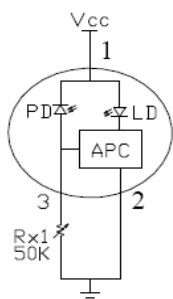
w wiązkę laserową! Zaleca się stosowanie okularów ochronnych, bądź obserwację wiązki za pomocą kamery. Więcej informacji o ochronie oczu przed promieniowaniem laserowym znajduje się w dziale „Klasy bezpieczeństwa urządzeń laserowych” oraz „Okulary ochronne”.

- **Zalecenia producenta dotyczące sterownika diody APC:**



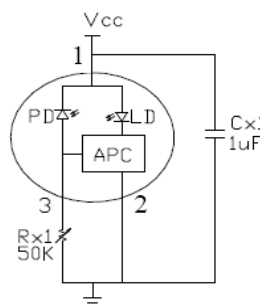
- P1: Wartość średnia optycznej mocy wyjściowej
- P2: Wartość maksymalna optycznej mocy wyjściowej
- ΔP : Amplituda oscylacji optycznej mocy wyjściowej
- T1: Czas pomiędzy narastaniem i opadaniem wartości maksymalnej optycznej mocy wyjściowej
- $f_2=(1/T_2)$: Częstotliwość optycznej mocy wyjściowej

Układ sterownika diody APC bez tłumienia oscylacji:



P1: 3mW
 P2: < 4,2mW
 ΔP : < 1,8mW
 T1: < 1 μ s
 $f_2=(1/T_2)$: 2MHz

Układ sterownika diody APC z kondensatorowym tłumikiem oscylacji



P1: 3mW
 P2: < 3,5mW
 ΔP : < 0,5mW
 T1: < 0,1 μ s
 $f_2=(1/T_2)$: 3MHz